

Топология интегральной микросхемы

1. Топологией интегральной микросхемы является зафиксированное на материальном носителе пространственно-геометрическое расположение совокупности элементов интегральной микросхемы и связей между ними. При этом интегральной микросхемой является микроэлектронное изделие окончательной или промежуточной формы, которое предназначено для выполнения функций электронной схемы, элементы и связи которого нераздельно сформированы в объеме и (или) на поверхности материала, на основе которого изготовлено такое изделие

Источник: "Гражданский кодекс Российской Федерации (часть четвертая)" от 18.12.2006 № 230-ФЗ (редакция от 08.12.2011)

Источник: <https://alexeyborisov.ru/enc/11804/>